# PATENT ABSTRACTS OF JAPAN

(11)Publication number:

05-335975

(43)Date of publication of application: 17.12.1993

(51)Int.Cl.

H04B 1/04 H04B 7/26

(21)Application number: 04-139045

(22)Date of filing:

29.05.1992

(71)Applicant: NEC CORP

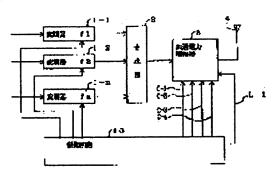
(72)Inventor:

**OTSUKA SHIGERU** 

#### (54) RADIO TRANSMITTER

#### (57)Abstract:

PURPOSE: To save power consumption when no radio line is in use by applying on/off control to the power supply operation to plural power amplifier circuits in response to an operating state of the radio line. CONSTITUTION: A modulation signal is respectively inputted to modulators 1–1–1–n, in which they are modulated and converted into frequencies f1–fn. Outputs of the modulators 1–1–1 are synthesized by a synthesizer 2 and then inputted to a common power amplifier 3, in which the power is amplified and the result is sent from an antenna 4 to a mobile station. A control circuit 10 stops the supply of the power of the modulator, for example, to the modulator not using a radio line to control the operation stop. Furthermore, the level control is implemented so that the transmission power from the radio transmitter is not changed. Thus, the power consumption for the power amplifier circuit is saved for a time when the radio line is not in use.



# **LEGAL STATUS**

[Date of request for examination]

28.06.1996 24.03.1998

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

# (19)日本国特許庁 (JP) (12) 公開特許公報 (A)

(11)特許出願公開番号

特開平5-335975

(43)公開日 平成5年(1993)12月17日

(51)Int.Cl.<sup>5</sup>

識別記号

FΙ

技術表示箇所

H 0 4 B 1/04 B 7240-5K

庁内整理番号

P 7240-5K

7/26

X 6942-5K

審査請求 未請求 請求項の数2(全 5 頁)

(21)出願番号

特願平4-139045

(71)出願人 000004237

日本電気株式会社

東京都港区芝五丁目7番1号

(22)出願日 平成 4年(1992) 5月29日

(72)発明者 大塚茂

東京都港区芝五丁目7番1号 日本電気株

式会社内

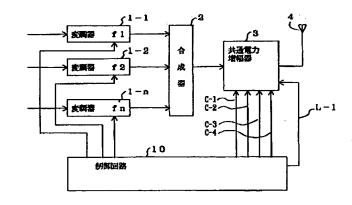
(74)代理人 弁理士 井出 直孝

# (54) 【発明の名称 】 無線送信装置

# (57)【要約】

【目的】 複数の周波数を同時に送信する無線送信装置 で、無線回線を使用していないときの消費電力を節減す ることを目的とする。

【構成】 複数の周波数を送信する無線送信装置であっ て、無線周波数の使用状態に応じて変調器および電力増 幅回路への電源供給をオン・オフし、かつ電力増幅回路 への入力レベルを変化させる手段10、31~34およ び38とで構成されたことを特徴とする。



10

1

## 【特許請求の範囲】

【請求項1】 複数個の変調器と、

この変調器が出力する信号を合成する合成器と、

この合成器が出力する信号を線形増幅領域を動作範囲として電力増幅する共通電力増幅器と、

この電力増幅器の出力端子に接続されたアンテナとを備 えた無線送信装置において、

上記共通電力増幅器は、上記合成器の出力する信号を複数の信号に分配する分配回路と、この分配回路からの信号のそれぞれを線形増幅領域を動作範囲として電力増幅する電力増幅器と、この電力増幅器が出力する信号を合成して上記出力端子に与える合成回路とを含み、

上記電力増幅器への電源供給をオン・オフするスイッチ 手段と、

上記変調器の出力をオン・オフ制御する信号を生成する 第一制御手段およびこの第一制御手段の制御に応じて上 記スイッチ手段を制御する信号を生成する第二制御手段 を含む制御回路を備えたことを特徴とする無線送信装 置。

【請求項2】 上記電力増幅器への入力レベルを変化するレベル可変手段を備え、上記制御回路は、上記スイッチ手段のオン・オフに応じてこのレベル可変手段を制御する信号を生成する第三制御手段を含む請求項1記載の無線送信装置。

# 【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、移動通信方式で使用される基地局無線通信装置に利用する。特に、基地局無線 送信装置の消費電力を節減する手段に関する。

[0002]

【従来の技術】従来の基地局無線送信装置の構成を図3に示す。図3に示すように、複数回線の通信信号は複数の変調器1-1~1-nで変調され、この出力は合成器2で合成され、さらに合成器2の出力は共通電力増幅されてアンテナ4から移動局へ送出される。変調器1-1~1-nからはそれぞれ異なった問題3に入力される。このように、共通電力増幅器3は複数がの周波数信号の電力増幅を行うので、増幅回路が歪んの周波数信号の電力増幅を行うので、増幅回路が歪んでいるとこれらの周波数をかけ算した周波数がご次歪以上の高次歪によって発生し、希望信号の帯域内に入ってとを相互変調歪と呼び、この相互変調でを改善するために共通電力増幅器3に線形性の極めてよい例えばA級増幅回路を使用している。

[0003]

【発明が解決しようとする課題】このように、従来の無線送信装置の共通電力増幅器では例えばA級電力増幅回路を使用しているので、送信信号を送出していない待ち受け時間でも電力増幅回路での消費電力は変化せず、多

大な電力を消費する欠点があった。

【0004】本発明は、このような欠点を除去するもので、無線回線を使用していないときの消費電力を節減する手段をもつ無線送信装置を提供することを目的とする

[0005]

【課題を解決するための手段】本発明は、複数個の変調器と、この変調器が出力する信号を合成する合成器と、この合成器が出力する信号を線形増幅領域を動作範囲として電力増幅する共通電力増幅器と、この電力増幅器の出力端子に接続されたアンテナとを備えた無線送信装置において、上記共通電力増幅器は、上記合成器の出力する信号を複数の信号に分配する分配回路と、この分配回路からの信号のそれぞれを線形増幅領域を動作範囲として電力増幅する電力増幅器と、この電力増幅器が出力する信号を合成して上記出力端子に与える合成回路とを含み、上記電力増幅器への電源供給をオン・オフ制御する信号を生成する第一制御手段およびこの第一制御手段の制御に応じて上記スイッチ手段を制御する信号を生成する第二制御手段を含む制御回路を備えたことを特徴とする

【0006】ここで、上記電力増幅器への入力レベルを変化するレベル可変手段を備え、上記制御回路は、上記スイッチ手段のオン・オフに応じてこのレベル可変手段を制御する信号を生成する第三制御手段を含むことが望ましい。

[0007]

【作用】n個の変調器の全てが使用されているときのア ンテナに供給される送信電力は、P×n (W) (但し、 Pは1無線周波数当たりの送信電力)である。ここで、 無線回線が使用していない変調器の電源供給を停止して その動作を停止し n/2波の無線回線を使用するときに は、制御回路はスイッチ手段を制御して電力増幅回路の 1個をオフにするが、このときの送信出力はP×n/2 [W] に対してX [dB] 減少する。しかし、変調器の 全てが使用されているときには、合成器からの出力は第 一スイッチ回路を経由して第一減衰器に接続され、ここ でY1〔dB〕減衰され、第二スイッチ回路を経由して 分配回路に入力されているが、n/2波の無線回線を使 用するときには、合成器からの出力は第一スイッチ回路 を経由して第二減衰器に接続され、ここでY2 [dB] (Y2 < Y1)減衰され、第二スイッチ回路を経由して 分配回路に入力されるレベルが(Y 1 - Y 2) 〔d B〕 増加するので、あらかじめX=Y1-Y2の関係を保つ ように第一および第二減衰器での減衰量を設定しておく ことにより、送信出力をP×n/2 (W) に保つことが できる。

[0008]

50 【実施例】以下、本発明の一実施例について図面を参照

10

して説明する。

【0009】図1はこの実施例の構成図である。変調器 1-1~1-nの出力は合成器2に接続され、合成器2 の出力は共通電力増幅器3に接続され、共通電力増幅器 3の出力はアンテナ4に接続される。制御回路10から 変調器1-1~1-nにそれぞれの変調器の出力をオン ・オフ制御する信号が出力され、さらに共通電力増幅器 3に電源供給をオン・オフする制御信号と共通電力増幅 器3の入力レベルを変化させる制御信号とが出力され る。図2は共通電力増幅器3の実施例の構成図である。 合成器2の出力はスイッチ回路31へ接続され、スイッ チ回路31の一方の出力は減衰器32へ入力し、減衰器 32の出力はスイッチ回路34の一方の入力端へ入力す る。スイッチ回路31の他方の出力は減衰器33へ入力 し、減衰器33の出力はスイッチ回路34の他方の入力 端へ入力する。スイッチ回路34の出力は分配回路35 へ入力し、さらに分配回路35の出力は四分配され、電 **力増幅回路36-1~36-4へそれぞれ接続される。** 電力増幅回路36-1~36-4のそれぞれの出力は合 成回路37へ入力し、合成回路37の出力はアンテナ4 へ接続される。電源はスイッチ回路38-1~38-4 に接続され、スイッチ回路38-1~38-4の出力は それぞれ電力増幅回路36-1~36-4の電源入力端 へ接続される。スイッチ回路38-1~38-4の制御 入力C-1~C-4は図1の制御回路10へ接続され る。スイッチ回路31および34をスイッチする制御入 カレ-1は制御回路10に接続される。

【0010】この実施例は、図1に示すように、変調器  $1-1\sim1-n$  と、この変調器  $1-1\sim1-n$  が出力す る信号を合成する合成器2と、この合成器2の出力を線 形増幅領域を動作範囲として電力増幅する共通電力増幅 器3と、この共通電力増幅器3の出力端子に接続された アンテナ4とを備え、さらに、本発明の特徴とする手段 として、共通電力増幅器は、合成器2の出力する信号を 複数の信号に分配する分配回路35と、この分配回路3 5からの信号のそれぞれを線形増幅領域を動作範囲とし て電力増幅する電力増幅器36-1~36-nと、この 電力増幅器36-1~36-nが出力する信号を合成し て上記出力端子に与える合成回路37と、電力増幅器3 6-1~36-nへの入力レベルを変化するレベル可変 手段であるスイッチ回路31、34および減衰器32、 33とを含み、電力増幅器36-1~36-nへの電源 供給をオン・オフするスイッチ回路38-1~38-n と、変調器1-1~1-nの出力をオン・オフ制御する 信号を生成する第一制御手段、この第一制御手段の制御 に応じてスイッチ回路38-1~38-nを制御する信 号を生成する第二制御手段およびスイッチ回路38-1 ~38-nのオン・オフに応じてこのレベル可変手段を 制御する信号を生成する第三制御手段を含む制御回路1 0を備える。

【0011】次にこの実施例の動作を説明する。図1に 示すように、変調信号はそれぞれ変調器 1-1~1-n に入力され、変調器1-1~1-nで変調され、周波数  $f 1 \sim f n$ に変換される。変調器  $1 - 1 \sim 1 - n$  の出力 は合成器2で合成された後に共通電力増幅器3に入力さ れ、電力増幅された後にアンテナ4から移動局へ送出さ れる。制御回路10は、無線回線が使用されていない変 調器に対して例えば変調器の電源供給を停止することで 動作を停止するよう制御することができる。

【0012】図2に示すように、合成器2からの出力は スイッチ回路31へ入力され、スイッチ回路31で選択 されて減衰器32へ接続される。この減衰器32で入力 信号はY1〔dB〕減衰され、さらにスイッチ回路34 で選択されて分配回路35に入力される。分配回路35 で四分配されたそれぞれの信号は電力増幅回路36-1 ~36-4に入力されて電力増幅される。電力増幅回路 36-1~36-4の出力は合成回路37で合成されて アンテナ4へ出力される。電力増幅回路36-1~36 -4への電源供給はスイッチ回路38-1~38-4で 20 行われ、制御入力C-1~C-4でスイッチ回路38-1~38-4をオン・オフ制御することができる。制御 入力 C-1~C-4は図1の制御回路10で制御され る。

【0013】変調器1-1~1-nの全てが使用されて いるとき、1無線周波数あたりの送信電力がP〔W〕で あれば、 $n \times P$  [W] の送信電力がアンテナ4に入力さ れることになる。無線回線を使用していない無線チャネ ルが存在するときに、制御回路10は変調器1-1~1 - n の内で無線回線を使用していない変調器の信号送出 を停止させる。このときに、制御入力C-1~C-4の いずれかを制御し、共通電力増幅器3のスイッチ回路3 8-1~38-4の任意のスイッチ手段をオフにする。 この結果、電力増幅回路36-1~36-4の内でオフ となったスイッチ手段に接続している電力増幅回路への 電源供給が遮断される。

【0014】電力増幅回路36-1~36-4への電源 供給を遮断する条件は例えば次のようにして行われる。 すなわち先に説明したようにn波の無線周波数を使用し ているときに、共通電力増幅器からn×P (W) の送信 電力が送出される。無線周波数をn/2波使用する場合 に、n個の変調器のみ動作するよう制御回路10は制御 し、さらに電力増幅回路36-1~と36-3とが動作 するようスイッチ回路38-4をオフとするように制御 し、電力増幅回路36-4への電源供給を停止する。こ の結果、送信出力はP×(n/2) [W] に対してX 〔dB〕減少することになる。電力増幅回路36-1~ 36-4からの送信電力が同等でかつ位相が同等であれ ば、合成回路37は互いに無損失で電力合成する(例え ばウィルキンソンのパワーコンバイナ回路等)。このよ 50 うに構成された共通電力増幅器では、複数の電力増幅回 5

路の内いくつかの電力増幅回路の動作を停止させると、 合成回路37で損失が発生するからである。

【0015】したがって、制御回路10はスイッチ回路31および34を制御し、合成器2からの出力信号は減衰器33を通過するようにする。減衰器33の減衰量Y2〔dB〕は減衰器32の減衰量Y1〔dB〕より小さく設定されている。この結果、分配回路35に入力するレベルが(Y1-Y2)〔dB〕増加する。X=Y1-Y2となるよう減衰器32および33の減衰量を設定しておけば、合成回路37の出力は変化しないようになり、 $P\times(n/2)$  〔W〕の送信電力がアンテナ4から送出される。

【0016】また、共通電力増幅器3への入力信号の周 波数の数と電源供給する複数の電力増幅回路の数との関 係は、電力増幅回路への電源供給を断としたときの合成 回路37の動作で決定される。一つの電力増幅回路の電 源供給を断とすると、合成回路37での減衰量が増加し て1無線周波数あたり出力電力が約3 (dB)低下する 場合に、約3 [dB] だけ分配回路35へ入力するレベ ルを増加させるように減衰器33の減衰量が決定され る。この結果、個々の電力増幅回路へ入力するレベル は、一つの電力増幅回路への電源供給を断としないとき より約3 [dB] 増加することになり、場合により電力 増幅回路の相互変調歪が増加することがある。したがっ て、この場合は入力周波数の数を半減させる。逆に、入 力周波数の数を半減した場合に、一つの電力増幅回路へ の電源供給を断にできる。このような関係から、入力周 波数の数と電力増幅回路への電源供給オン・オフ方法が 決められる。

【0017】この実施例では、四つの電力増幅回路で二 30

つの電力増幅回路への電源供給をオフとし、このために 電力増幅回路に入力するレベル可変段数を二種類のみに ついて説明しているが、電力増幅回路が四つ以上でかつ レベル可変段数を多種類に増やしても本発明を実施する ことができる。

6

## [0018]

【発明の効果】本発明は、以上説明したように、無線回線の使用状況すなわち使用している無線周波数の数に応じて複数の電力増幅回路への電源供給動作をオン・オフ 10 制御し、さらに無線送信装置からの送信電力が変化しないようレベル制御を行うので、無線回線が使用されていない時間での電力増幅回路の消費電力を節減できる効果がある。

## 【図面の簡単な説明】

【図1】本発明実施例の構成を示すプロック構成図。

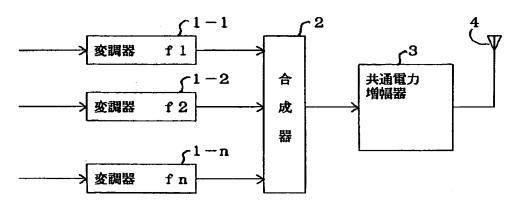
【図2】図1に含まれる共通電力増幅器の構成を示すプロック構成図。

【図3】従来例の構成を示すプロック構成図。

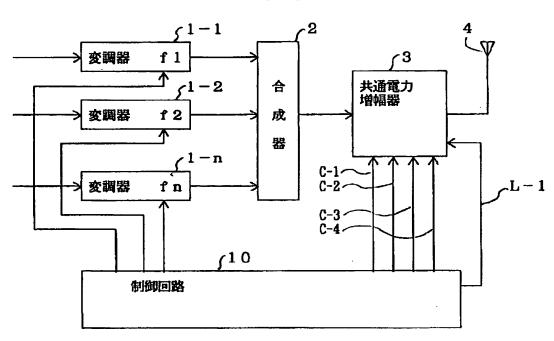
【符号の説明】

- 20 1-1~1-n 変調器
  - 2 合成器
  - 3 共通電力増幅器
  - 4 アンテナ
  - 10 制御回路
  - 31、34、38-1~38-4 スイッチ回路
  - 32、33 減衰器
  - 35 分配回路
  - 36-1~36-4 電力増幅回路
  - 37 合成回路

【図3】







# 【図2】

